

# Komplex rendszerek modellezése és verifikációja

Darvas Dániel IV. Inf., darvas.daniel@gmail.com  
Jámbor Attila V. Inf., attila.jambor@gmx.com

Konzulensek: dr. Bartha Tamás, BME MIT, bartha@mit.bme.hu,  
Vörös András, BME MIT, vori@mit.bme.hu

A rendszertervezés során a szoftver- és hardverrendszerek helyességének ellenőrzése, azaz verifikációja egyre nagyobb szerepet kap. A verifikációval kapcsolatban alapvető elvárás, hogy teljes körű és matematikai precizitású legyen, ami formális módszerek alkalmazását igényli. Komplex rendszerek esetén a formális verifikáció igen számításigényes probléma. Bár a rendelkezésre álló számítási kapacitás növekszik, még mindig komoly kihívást jelent a nagyméretű, összetett architektúrák ellenőrzése.

A verifikáció folyamatában gyakran alkalmazott módszer a modellellenőrzés. Ennek során elkészítjük a rendszer egy modelljét – esetünkben Petri-hálók segítségével –, majd felderítjük annak állapotterét. Utána az állapotterben a specifikációhoz kötődő kritériumok teljesülését ellenőrizzük – esetünkben temporális logikai kifejezések segítségével megfogalmazott követelmények formájában – matematikai módszerek alkalmazásával.

Korábbi munkáinkban bemutattuk, hogy az ún. szaturációs algoritmus használatával az állapotter hatékonyan felderíthető és kompakt formában tárolható. Összetett rendszerek modellellenőrzése során azonban felmerülnek olyan problémák, amelyekre az eddigi algoritmusaink nem nyújtottak megoldást. Ilyenek többek között a nagy komplexitású és/vagy végtelen állapotterű modellek analízise. Emellett problémát jelentett az is, hogy bizonyos rendszer méret felett az egyszerű Petri-hálók már nem alkalmasak kompakt és szemléletes modellek készítésére.

Munkánk során a következő megoldásokat vizsgáltuk meg a felmerült problémákra:

- a szaturáció alapú *korlátos állapotter-felderítést és modellellenőrzést*, amelynek segítségével a teljes állapotter bejárása nélkül is lehetőség van bizonyos követelmények ellenőrzésére [1], így lehetővé téve a komplex rendszerek, nagy vagy végtelen állapotterű modellek vizsgálatát;
- az ún. *vezérelt szaturációt* [2], amely a kifejezések ellenőrzése során mutatkozó, felesleges bejárési lépések redukálásával gyorsítja a modellellenőrzést;
- a korlátos állapotter-felderítést és a vezérelt szaturációt ötvözve létrehoztunk egy *hatékony szaturáció alapú korlátos modellellenőrző algoritmust*, amely a korábbi algoritmust [1] jelentősen felgyorsítja;
- kidolgoztuk a *színezett Petri-hálók szaturációs vizsgálatát*, amely formalizmus segítségével a modellek kompaktabb, skálázható formában készíthetők el, így sok olyan probléma is modellezhető a segítségükkel, amelyekre az egyszerű Petri-hálók nem nyújtottak megfelelő megoldást.

A vizsgált algoritmusokat az általunk fejlesztett PetriDotNet keretrendszer részeként a gyakorlatban is megvalósítottuk, és hatékonyságukat mérésekkel támasztottuk alá dolgozatunkban.

## Irodalom:

1. Vörös A., Darvas D., Bartha T.: Bounded saturation based CTL model checking. In *12<sup>th</sup> Symposium on Programming Languages and Software Tools (SPLST'11)*, 2011.
2. Y. Zhao, G. Ciardo: Symbolic CTL Model Checking of Asynchronous Systems Using Constrained Saturation. In *Proceedings of the 7<sup>th</sup> International Symposium on Automated Technology for Verification and Analysis (ATVA '09)*, 2009.